(19)日本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平8-203834

(43)公開日 平成8年(1996)8月9日

(51) Int.Cl.6

識別記号

庁内整理番号

FΙ

技術表示箇所

HO1L 21/205

33/00

C

H01S 3/18

審査請求 未請求 請求項の数7 OL (全 6 頁)

(21)出願番号

(22)出願日

特願平7-9092

平成7年(1995)1月24日

(71)出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72)発明者 萬濃 正也

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

(72)発明者 大仲 清司

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

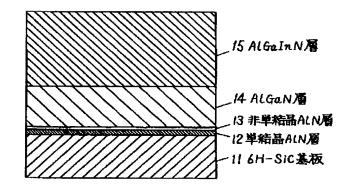
(74)代理人 弁理士 小鍜治 明 (外2名)

### (54) 【発明の名称】 半導体斡膜及び半導体斡膜の製造方法

## (57)【要約】

【目的】 青色発光ダイオード等に用いることのできる 青色半導体レーザ素子製造に適した、転位や点欠陥の少 ない高品質なAlGaInN薄膜の形成方法を提供す る。

【構成】 加熱されたSiC基板表面上にIII族構成元 素を含む原料および窒素を含む原料を供給して緩衝層を 介してA1GaInN薄膜を形成する方法である。ま ず、800℃に加熱したSiC基板11上に単結晶A1 N12を形成する。そして、600℃で20nmの非単 結晶AIN13を形成する。次いで、900℃以上の基 板温度で単結晶A1GaN層14を形成する。そしてA 1GaN層14上に格子整合するAlGaInN層15 を形成する。これにより転位や点欠陥の発生を抑制し、 高品質なAIGaInN薄膜を形成できる。



1

#### 【特許請求の範囲】

【請求項1】加熱された基板表面上にIII族構成元素を含む原料および窒素を含む原料を供給して緩衝層を介してA1GaInN薄膜を形成する方法であって、前記基板上に第一のA1GaN単結晶薄膜を形成した後

に、AlGaNからなる緩衝層を形成する工程と、

次いで第二のA | GaN単結晶薄膜を形成した後に、A | GaInN単結晶薄膜を形成する工程と、を含むことを特徴とするA | GaInN半導体薄膜の製造方法。

【請求項2】加熱された基板表面上に111族構成元素を含む原料および窒素を含む原料を供給して緩衡層を介してA1GaInN薄膜を形成する方法であって、

前記基板上に第一のAIGaN単結晶薄膜を形成した後に、AIGaNからなる緩衝層を形成する工程と、

次いで第二のAIGaN単結品薄膜を形成した後に、前記第二のAIGaN単結晶薄膜中もしくは前記第二のAIGaN単結晶薄膜上に、複数の組成の異なるAIGaInN層からなる歪超格子構造を形成する工程と、を含むことを特徴とするAIGaInN半導体薄膜の製造方法。

【請求項3】第一、及び第二のA1GaN単結晶薄膜は、800℃以上の基板温度で形成し、A1GaNからなる緩衝層は800℃以下の基板温度で形成することを特徴とする請求項第1または2に記載のA1GaInN半導体薄膜の製造方法。

【請求項4】形成する方法が有機金属を用いた気相成長法であって、基板を配置した加熱体の回転速度を300回転/分以上とすることを特徴とする請求項1または2に記載のA1GaInN半導体薄膜の製造方法。

【請求項5】基板がSiCまたはZnOであることを特徴とする請求項1または2に記載のAlGaInN半導体薄膜の製造方法。

【請求項6】単結晶A1GaN層と、

前記単結晶AIGaN層上に形成したAIGaNからなる緩衝層と、

前記AIGaNからなる緩衝層上に形成したAIGaI nN層と、を備えたことを特徴とする半導体薄膜構造。

【請求項7】SiC基板またはZnO基板上に、請求項 6に記載の半導体薄膜構造を堆積したことを特徴とする 半導体発光素子。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、緑・青色発光ダイオードや光ディスク等情報処理装置用光源に用いることのできる青色もしくは更に短波長の半導体レーザ素子の製造方法に関するもので、特に窒化物系材料の薄膜形成に係わるものである。

[0002]

【従来の技術】1988年に670nm帯AlGaIn P系赤色半導体レーザが商品化されて以来、レーザプリ

ンター、光ディスク等の情報処理装置用光源として短波 長半導体レーザの開発が活発に行われている。当初67 0~690 n mが開発の中心であったが、バーコードリ ーダの視認性の改善、光ディスクの高密度化等の要求に ともなって、波長領域はHe-Neガスレーザと同レベ ルの630 n m帯へと移行しつつある。さらに将来、記 憶容量の増大に伴って、赤色よりさらに短波長の青・緑 色から紫外域にわたる半導体レーザの実現が切望されて おり、p型導電型制御が可能となったことを契機にII 10 -VI族系半導体レーザの研究が急速に進展してきてい る。一方、窒化ガリウム(GaN)は、約3.4eVの広 エネルギーギャップを持つ直接遷移型の化合物半導体で 青色から紫外領域にわたる発光素子として有望な材料で あるがGaNバルク基板結晶が容易に作製できず、ま た、ほかに適当な基板結晶がないことから半導体レーザ としての開発はあまり進展していなかった。

2

【0003】GaN薄膜の作製方法としては、α-A12O3(サファイア)基板上にMOVPE法(有機金属気相成長法)により気相成長する方法が一般的に用いられている。これは、例えばトリメチルガリウムとアンモニアを1050℃程度に加熱した基板、例えば、サファイア基板の表面上で分解、反応させ、GaN薄膜を成長しようとするものである。最近サファイアの(0001)C面を用い、低温で堆積したGaNやA1N緩衝層を介して比較的良質のGaN薄膜を形成できることが実証され、青色発光ダイオードとして商品化されまでに至った

[0004]

【発明が解決しようとする課題】上述の従来技術によれば、サファイアC面とGaNとの間には13.8%という極めて大きな格子不整合や大きな熱膨張係数の差があるため、成長した窒化膜にはピットやクラックが入りやすく、均一で平坦性のよい窒化膜の成長が困難であった。

【0005】低温で堆積した緩衝層を介した場合においては、格子不整合の緩和は効率的におこり平坦で鏡面性の窒化膜の成長が可能であるが、依然として10°cm<sup>-2</sup>以上のミスフィット転位が存在し高品質な薄膜の形成が困難であった。さらに従来技術によれば、サファイアが基板として用いられていたため加工が困難でデバイスの作製が容易でないという問題があった。

【0006】本発明は、転位が少なく平坦性のよいA1GaInN薄膜の形成方法を提供することを目的とする。同時に、加工の容易な基板上への高品質なA1GaInN薄膜の形成方法を提供することを目的とする。【0007】

【課題を解決するための手段】上記目的を達成するため に、請求項1記載のAIGaInN薄膜の形成方法は、 加熱された基板表面上にIII族構成元素を含む原料およ び窒素を含む原料を供給して緩衝層を介してAIGaI 10

20

n N薄膜を形成する方法において、前記基板上に第一の AIGaN単結晶薄膜を形成した後にAIGaNからな る緩衝層を形成する工程と、次いで第二のAIGaN単 結晶薄膜を形成した後にA1GaInN単結晶薄膜を形 成する工程を少なくとも含むことを特徴とする。ここ で、前記第一及び第二のA I Ga N単結晶薄膜は800 ℃以上の基板温度で形成し、前記AIGaNからなる緩 衝層は800℃以下の基板温度とすることが望ましい。 【0008】請求項2記載のAlGaInN薄膜の形成 方法は、加熱された基板表面上に111族構成元素を含む 原料および窒素を含む原料を供給して緩衝層を介してA 1Ga In N薄膜を形成する方法において、前記基板上 に第一のAIGaN単結晶薄膜を形成した後にAIGa Nからなる緩衝層を形成する工程と、次いで第二のA1 GaN単結晶薄膜を形成した後にAlGaInN単結晶 薄膜を形成する工程と、前記第二のAIGaN単結晶薄 膜中もしくは前記第二のAIGaN単結晶薄膜上に複数 の組成の異なるAIGaInN層からなる歪超格子構造 を形成する工程とを少なくとも含むことをを特徴とす る。ここで、前記第一及び第二のAIGaN単結晶薄膜 は800℃以上の基板温度で形成し、前記A1GaNか らなる緩衝層は800℃以下の基板温度とすることが望 ましい。

【0009】以上の請求項において、基板を配置した加熱体の回転速度は300回転/分以上とすること、基板はSiCやZnOであることが望ましい。

#### [0010]

【作用】請求項1のA1GaInN薄膜の作製方法によれば、以下のような作用がある。

【0011】AIGaInNとの格子不整合差や熱膨張係数差がサファイア基板と比べ極めて小さいSiC、ZnO基板を用いることによって、臨界膜厚以下であれば単結晶AIN薄膜を平坦かつ均一に堆積できる。このAIN薄膜上に低温で堆積する非単結晶AINは同一元素からなる単結晶上に堆積するので、その表面は平坦かつ均一とすることが可能となる。

【0012】さらには、単結晶層を介して非単結晶緩衝層を低温で堆積しているので、基板からの不純物拡散は著しく低減できる。従って、従来のサファイア基板上に非単結晶緩衝層のみを介して堆積したAlGaInN層に比べ、緩衝層界面から発生した欠陥の伝搬は著しく低減され、上面に堆積したAlGaInN薄膜へのミスフィット転位の伝搬を大幅に低減でき高品質なAlGaInN薄膜の形成が可能である。

【0013】更に、請求項2記載のAlGaInN薄膜の作製方法によれば、以下のような付加的な作用がある。

【0014】AIGaInN薄膜の形成に先立ち歪AIGaInN超格子を配置するので、ミスフィット転位は 歪AIGaInN超格子によって面内方向への運動成分 4 が大きくなるため、上面への伝搬を効率的に抑制でき高 品質なAIGaInN薄膜の形成が可能となる。

【0015】また、本発明によれば、SiCなどの加工の容易な基板上にも高品質なAlGaInN薄膜の形成が可能である。

【0016】さらには、基板を高速回転させたので、比較的低温で成長可能であり、成長温度が高いことによるガス対流の抑制、1nの解離の抑制が可能となる。よって従来よりも低温で高品質なA1GaInN薄膜もしくはA1GaInN多層膜の形成が可能となる。

#### [0017]

【実施例】以下、実施例で本発明を説明する。なお、以 下同一部分については同一符号を記す。

【0018】AIGaInN薄膜の製造には、図1に概略的に示すMOVPE装置を用いた。ここで、石英製反応管1の内部には石英製ガス導入管2が取り付けられている。石英製ガス導入管からはIII族構成元素を含む原料および窒素を含む原料を同時に供給できる構造となっている。石英製反応管1の外周には高周波加熱用コイル3が設置され、また、内部にはSiCコートされたグラファイト製サセプター4が設置されている。グラファイト製サセプターをはモーターによって1000回転/分程度に回転可能なサセプター支持棒5により支持されている。グラファイト製サセプター4上面には、石英製トレー6上に搭載された基板7が設置できる構成となっている。また、石英製反応管1の底部には真空ポンプに接続された排気口8が設けられていて、石英製反応管1内の圧力調整及びガスの排気ができる。

【0019】(実施例1)図2に本発明の第一の実施例の $A \mid xGay \mid nzN$ 薄膜(x+y+z=1、 $0 \le \le x \le 1$ 、 $0 \le y \le 1$ 、 $0 \le z \le 1$ 、以下、 $A \mid Ga \mid nN$ を称す。)の形成方法により作製した $A \mid Ga \mid nN$ 薄膜の断面構造図を示す。図1のMOVPE装置を用いた $A \mid Ga \mid nN$ 薄膜の形成方法について、順を追って説明する。

【0020】6H-SiC基板11を脱脂洗浄した後、石英製トレー6上に結晶成長基板として配置し、石英製反応管1内に導入した。石英製反応管1内に水素ガスを導入し、石英製反応管1内圧力を1/10気圧に設定した後、グラファイト製サセプター4を1000回転/分で回転させた。次いで、水素ガス中でグラファイト製サセプター4を1100℃まで昇温し、6H-SiC基板11表面の清浄化を行った。

【0021】その後、基板温度を900℃まで降温し、石英製ガス導入管2から6H-SiC基板11面上にV 族原料としてアンモニアガスを導入した後、10秒後に 111族原料としてトリメチルアルミニウムを供給して膜 厚10nmの単結晶A1N層12を堆積した。このA1 N層12は10nm程度であるので、欠陥が入ることの 50 ない高品質の膜となっている。またこの層は、これから 20

堆積させる層とSiC基板とのなじみをよくするはたら きもある。SiC基板はAIGaInN層と格子定数は 近いが、AIを含んでいないなどの構成元素のちがいが あるからである。

【0022】その後、トリメチルアルミニウムの供給を一旦停止し、基板温度を600℃まで降温した後、石英製ガス導入管2からIII族原料としてトリメチルアルミニウムを再度供給して膜厚20nmの非単結晶AIN層13を堆積した。これを緩衝層として用いた。AIN層12は臨界膜厚以内であって、膜厚もうすいため、欠陥10がはいることはないが、このAIN13は非単結晶となっている。ここで非単結晶とは、完全な単結晶ではないことを意味し、多結晶や非晶質も含まれる。

【0023】次いで、基板温度を1000℃に昇温した後、III族原料としてトリメチルアルミニウムとトリメチルガリウムを供給して膜厚3μmのA1GaN層14を堆積した。組成は、A10.1Ga0.9Nである。3μmの成長によってA1GaN層14表面は平坦となった。【0024】更に、基板温度を900℃に降温した後、トリメチルガリウム、トリメチルアルミニウムとトリメチルインジウムを同時に供給して膜厚3μmのA1GaInN層15を堆積した。組成はA10.8Ga0.05In0.15Nである。

【0025】最後にトリメチルガリウム、トリメチルアルミニウムとトリメチルインジウムの供給を停止した後、基板温度を降温して300℃以下の温度になったところでアンモニアの供給を停止した。基板の温度を室温まで降下させた後、石英製反応管1内より基板を取り出した

【0026】本実施例においては、基板上に $6\mu$ m以上 30 の厚膜を堆積したにもかかわらず、クラックの発生もなく表面平坦であり、ホール効果によるとキャリア濃度は  $10^{15}\,\mathrm{cm}^{-3}$ と極めて欠陥の少ない四元混晶層が得られた。

【0027】また、グラファイト製サセプター4を10回転/分で回転させた場合は、結晶表面は凸凹で四元混晶層のIn組成が0.06であったのに対し、本実施例の場合、In組成は0.15となり、1000回転/分の高速回転によりInの取り込まれ率が増大することを確認した。

【0028】本実施例によれば、従来のサファイア基板上に非単結晶層のみを介して堆積したAlGaInN層に比べ、緩衡層界面から発生した欠陥の伝搬は著しく低減された。

【0029】このように基板上に非常に品質のよいA1GaInN層を堆積できる理由は、A1GaInN層15に格子定数の近いSiC基板11を用いた上に、この基板11上に、非単結晶A1N層13と同じ構成元素であるうすい単結晶A1N層12を堆積したので、非単結晶A1N層13は厚みや結晶構造のばらつきが少ない層

を堆積できるからである。この単結晶AIN層12と非単結晶層13とを介してAIGaInN層を成長させれば、かならずしもSiC基板を用いなくてもよい。ただ、SiC基板はサファイア基板に比べて格段に取扱が容易である。

6

【0030】またここではSiC基板上に組成がAINからなる単結晶AIN層12および非単結晶AIN層13を用いているが、この組成にGaが含まれていてもよく、いわゆるAIxGaI-xN層( $0 \le x \le 1$ )であってもよい。

【0031】なお、本実施例では、品質のよいAIGaInN層15の成長のために、非単結晶AIN層13の上に、AI0.1Ga0.9N層14を用いているが、この層がない場合であってもかまわない。

【0032】(実施例2)図3に本発明の第二の実施例のAlGaInN薄膜の形成方法により作製したAlGaInN薄膜の断面構造図を示す。実施例1との違いは、AlGaInN層15とAlGaN層14との間にAlGaN/GaInN歪超格子18を用いていることである。図1のMOVPE装置を用いたAlGaInN薄膜の製造方法について、順を追って説明する。

【0033】6H-SiC基板11を脱脂洗浄した後、石英製トレー6上に結晶成長基板として配置し、石英製反応管1内に導入した。石英製反応管1内に水素ガスを導入し、石英製反応管1内圧力を1/10気圧に設定した後、グラファイト製サセプター4を1000回転/分で回転させた。次いで、水素ガス中でグラファイト製サセプター4を1100℃まで昇温し、6H-SiC基板11表面の清浄化を行った。

)【0034】その後、基板温度を900℃まで降温し、 石英製ガス導入管2から6H-SiC基板11面上にV 族原料としてアンモニアガスを導入した後、10秒後に III族原料としてトリメチルアルミニウムを供給して膜 厚10nmの単結晶AIN層12を堆積した。

【0035】その後、トリメチルアルミニウムの供給を一旦停止し、基板温度を600℃まで降温した後、石英製ガス導入管2からIII族原料としてトリメチルアルミニウムを再度供給して膜厚20nmの非単結晶A1N層13を堆積した。これを緩衝層として用いた。

0 【0036】次いで、基板温度を1000℃に昇温した 後、III族原料としてトリメチルアルミニウムとトリメ チルガリウムを供給して膜厚3μmのAlGaN層14 を堆積した。組成はAl0.1Ga0.9Nである。3μmの 成長によってAlGaN層14表面は平坦となった。

【0037】その後、基板温度を900℃に降温した後、トリメチルガリウム、トリメチルアルミニウムとトリメチルインジウムを供給して膜厚2nmのAlGaN層16と膜厚2nmのGaInN層17を連続して40周期堆積し、AlGaN/AlInN歪超格子18を形50成した。組成はAl0.9Ga0.1N、Al0.7In0.3Nで

ある。

【0038】更に、トリメチルガリウム、トリメチルアルミニウムとトリメチルインジウムを同時に供給して膜厚3 $\mu$ mのA1GaInN層15を堆積した。組成はA10.8Ga0.051 n0.15Nである。

【0039】最後にトリメチルガリウム、トリメチルアルミニウムとトリメチルインジウムの供給を停止した後、基板温度を降温し300℃以下の温度になったところでアンモニアの供給を停止した。基板の温度を室温まで降下させた後、石英製反応管1内より基板を取り出した。

【 0 0 4 0 】本実施例においては、基板上に6μm以上の厚膜を堆積したにもかかわらず、クラックの発生もなく表面平坦であり、ホール効果によるとキャリア濃度は 1 0 15 c m - 3 と極めて欠陥の少ない四元混品層が得られた

【0041】また、グラファイト製サセプター4を10回転/分で回転させた場合は、結晶表面は凸凹で四元混晶層のIn組成が0.06であったのに対し、本実施例の場合、In組成は0.15となり、1000回転/分の高速回転によりInの取り込まれ率が増大することを確認した。

【0042】本実施例によれば、従来のサファイア基板上に非単結晶層のみを介して堆積したAlGalnN層に比べ、緩衝層界面から発生した欠陥の伝搬は著しく低減されただけでなく、歪超格子18を配置したので、ミスフィット転位がAlGaN層14から上面へ伝搬するのを効率的に抑制でき、AlGalnN層15の欠陥密度を実施例1の場合に比べてさらに2桁程度が低減された。

【0043】この形成方法は、サファイア基板を用いた場合には全く効果は認められず、SiC基板の場合に極めて有効であった。

【0044】なお、本発明は上述した実施例に限定されるものではない。また、用いる基板は上述の基板には限定されない。ただ、SiC基板やZnO基板は、AlGaInN層との格子定数の差がサファイア基板よりも格段に小さく、また取扱いも容易である。結晶成長に用いた原料や薄膜組成も上述の限りではない。AlGaInN多層膜の組成や構成も限定されるものでない。

【0045】さらには、本発明を用いた発光素子として

の多層薄膜形成にも適用できるのは言うまでもない。 【0046】

【発明の効果】このように本発明によれば、単結晶A1 N薄膜上に非単結晶A1Nを形成し格子歪みを緩和した 後にA1GaN単結晶薄膜を形成すると欠陥の発生が抑 制され、上面に堆積したA1GaInN薄膜への転位の 伝搬を大幅に低減できる構成とするため、高品質なA1 GaInN薄膜を形成できる。

【0047】また、AlGaInN薄膜の形成に先立ち 歪AlGaInN超格子を配置するので、基板や緩衝層 界面から発生した転位は面内方向への運動成分が大きく なるため、上面への伝搬を効率的に抑制でき高品質なA IGaInN薄膜を形成できる。

【0048】したがって、発光効率の高い青色発光ダイオードや情報処理装置用光源などに用いることのできる 青色半導体レーザ素子製造に極めて有用である。

【図面の簡単な説明】

【図1】本発明の実施例の形成方法を説明するMOVP E装置の概略図

20 【図2】本発明の第一の実施例のAIGaInN薄膜の 形成方法によるAIGaInN薄膜の断面構造図

【図3】本発明の第二の実施例のAIGaInN層膜の 形成方法によるAIGaInN層膜の断面構造図

### 【符号の説明】

- 1 石英製反応管
- 2 石英製ガス導入管
- 3 高周波加熱用コイル
- 4 グラファイト製サセプター
- 5 サセプター支持棒
- 30 6 石英製トレー
  - 7 基板
  - 8 排気口
  - 11 6H-SiC基板
  - 12 単結晶AIN層
  - 13 非単結晶A I N層
  - 14 AlGaN層
  - 15 AlGaInN層
  - 16 AlGaN層
  - 17 GaInN層
- 40 18 AIGaN/AIInN歪超格子

8

